analog receiver system

104

analog to digital converter

106

bit reorder

108

sampling switch

110

Random number storage register.

114

Linear feedback shift register

112

Fig 1

```
                    302
       ┌─────────────────────┐
       │                     │
       │  Obtain digital     │
       │  sample of          │
       │  channel output.    │
       │                     │
       └─────────────────────┘
                  │
                  ▼         304
       ┌─────────────────────┐
       │                     │
       │                     │
       │   Reorder bits.     │
       │                     │
       │                     │
       └─────────────────────┘
                  │
                  │         306
                  ▼
       ┌─────────────────────┐
       │                     │
       │                     │
       │ Sample using        │
       │ LFSR output.        │
       │                     │
       └─────────────────────┘
                  │
                  │         308
                  ▼
       ┌─────────────────────┐
       │                     │
       │                     │
       │  Store in register. │
       │                     │
       │                     │
       └─────────────────────┘
                  │
                  │         310
                  ▼
       ┌─────────────────────┐
       │                     │
       │                     │
       │ Input to key        │
       │ generator           │
       │ process.            │
       │                     │
       └─────────────────────┘
```

Fig. 3